(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum Internationales Büro



(43) Internationales Veröffentlichungsdatum 16. Juni 2005 (16.06.2005)

PCT

(10) Internationale Veröffentlichungsnummer WO 2005/055379, A1

- (51) Internationale Patentklassifikation?: H01L 27/15
- H01\$ 5/026,
- PCT/DE2004/002384 (21) Internationales Aktenzeichen:
- (22) Internationales Anmeldedatum: 26. Oktober 2004 (26.10.2004)
- (25) Einreichungssprache:

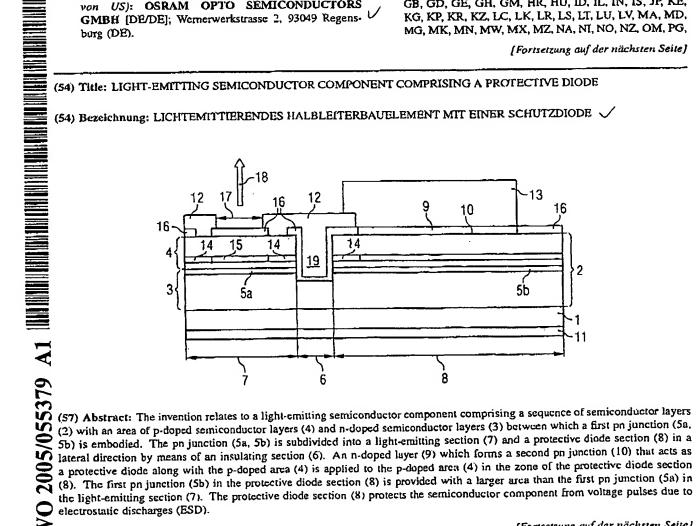
Deutsch

(26) Veröffentlichungssprache:

Deutsch

- (30) Angaben zur Priorität: DE 10 2004 005 269.7 3. Februar 2004 (03.02.2004)
- (71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): OSRAM OPTO SEMICONDUCTORS GMBH [DE/DE]; Wernerwerkstrasse 2, 93049 Regens. U

- (72) Erfinder; und
- (75) Erlinder/Anmelder (nur für US): ALBRECHT, Tony [DE/DE]; Erich-Kästner-Strasse 21, 93077 Bad Abbach (DE). BRICK, Peter [DE/DE]; Dechbettener Strasse 26, 93049 Regensburg (DE). PHILIPPENS, Marc [NL/DE]; 20 a, 93049 Regensburg (DE). Hermann-Köhl-Str. PLAINE, Glenn-Yves [FR/DE]; Spiegelgasse 6, 93047 Regensburg (DE).
- (74) Anwalt: EPPING HERMANN FISCHER PATEN-TANWALTSGESELLSCHAFT MBH; Ridlerstrasse 55, 80339 München (DE).
- (81) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare nationale Schutzrechtsart): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG,



the light-emitting section (7). The protective diode section (8) protects the semiconductor component from voltage pulses due to electrostatic discharges (ESD).

[Fortsetzung auf der nächsten Seite]

PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare regionale Schutzrechtsart): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), curasisches (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT,

RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

Veröffentlicht:

— mit internationalem Recherchenbericht

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

⁽⁵⁷⁾ Zusammenfassung: Die Erfindung betrifft ein lichtemittierendes Halbleiterbauelement, das eine Halbleiterschichtenfolge (2) mit einem Bereich p-dotierter Halbleiterschichten (4) und n-dotierter Halbleiterschichten (3) enthält, zwischen denen ein erster pn-Übergang (5a,5b) ausgebildet ist. Der pn-Übergang (5a,5b) ist in lateraler Richtung von einem isolierenden Abschnitt (6) in einen lichtemittierenden Abschnitt (7) und eine Schutzdiodenabschnitt (8) unterteilt. Im Bereich des Schutzdiodenabschnitts (8) ist auf dem p-dotierten Bereich (4) eine n-dotierte Schicht (9) aufgebracht, die mit dem p-dotierten Bereich (4) einen als Schutzdiode fungierenden zweiten pn-Übergang (10) ausbildet, wobei der erste pn-Übergang (5b) im Schutzdiodenabschnitt (8) eine größere Fläche als der erste pn-Übergang (5a) im lichtemittierenden Abschnitt (7) aufweist. Der Schutzdiodenabschnitt (8) schützt das lichtemittierende Halbleiterbauelement vor Spannungspulsen durch elektrostatische Entladungen (ESD).